

## 一、产品概述

XH-B 系列产品是 1×2 英寸的 DC/DC 隔离电源模块，宽输入电压范围，输出功率最高达 50W，金属外壳封装，具有低纹波和噪声（峰峰值）、高可靠性、高功率密度、高效率等特点；广泛应用于工业控制、军工等领域。



## 二、规格选型

产品型号	输入电压范围 (V)	输出特性			
		功率 (W)	电压 (V)	最大电流 (A)	效率 (%)
XHDD50-12S3R3J-B1	9~18	50	3.3	10	88
XHDD50-12S05J-B1	9~18	50	5	10	90
XHDD50-12S12J-B1	9~18	50	12	4.17	91
XHDD50-12S15J-B1	9~18	50	15	3.33	91
XHDD50-12S24J-B1	9~18	50	24	2.08	91
XHDD50-24S3R3J-B1	18~36	50	3.3	10	88
XHDD50-24S05J-B1	18~36	50	5	10	92
XHDD50-24S12J-B1	18~36	50	12	4.17	92
XHDD50-24S15J-B1	18~36	50	15	3.33	92
XHDD50-24S24J-B1	18~36	50	24	2.08	91
XHDD50-48S3R3J-B1	36~75	50	3.3	10	88
XHDD50-48S05J-B1	36~75	50	5	10	92
XHDD50-48S12J-B1	36~75	50	12	4.17	92
XHDD50-48S15J-B1	36~75	50	15	3.33	92
XHDD50-48S24J-B1	36~75	50	24	2.08	91
XHDD50-24S3R3JW-B1	9~36	50	3.3	10	88
XHDD50-24S05JW-B1	9~36	50	5	10	91
XHDD50-24S12JW-B1	9~36	50	12	4.17	92
XHDD50-24S15JW-B1	9~36	50	15	3.33	92
XHDD50-24S24JW-B1	9~36	50	24	2.08	91
XHDD50-48S3R3JW-B1	18~75	50	3.3	10	88
XHDD50-48S05JW-B1	18~75	50	5	10	91
XHDD50-48S12JW-B1	18~75	50	12	4.17	92
XHDD50-48S15JW-B1	18~75	50	15	3.33	92
XHDD50-48S24JW-B1	18~75	50	24	2.08	91

● 本手册内容仅供参考，不作为产品使用时的判定依据，以对应型号规格书为准

### 三、主要特性

#### 3.1 输入特性

项目	最小值	典型值	最大	单位	备注
输入电压范围	9	12	18	VDC	
	18	24	36	VDC	
	36	48	75	VDC	
	9	24	36	VDC	
	18	48	75	VDC	

#### 3.2 输出特性

项目	最小值	典型值	最大值	单位	备注
输出电压设定		±1	±2	%	
输出电压调节范围	-10		+10	%V <sub>O</sub>	
电压调整率		±0.5		%	
负载调整率		±1		%	
纹波+噪声（峰峰值）		1	2	%	
温度系数			±0.02	%/°C	

#### 3.3 功能特性

项目	最小值	典型值	最大值	单位	备注
输出过流保护	105	120		%I <sub>omax</sub>	输入典型值, 自恢复
输出短路保护	可以长时间短路, 故障排除后能自动恢复				
REM 遥控	3.5		5.5	VDC	悬空或高电平输出正常
	-0.5		0.8	VDC	REM 与-V <sub>in</sub> 短接或低电平无输出

#### 3.4 隔离特性

项目	最小值	典型值	最大值	单位	备注
隔离电压	输入对输出	1000		VDC	1min, 漏电流小于 5mA
	输入对底板	1000		VDC	
	输出对底板	500		VDC	
绝缘电阻	输入对输出	100		MΩ	标准大气压, 500VDC
	输入对底板	100		MΩ	
	输出对底板	100		MΩ	

### 3.5 环境特性

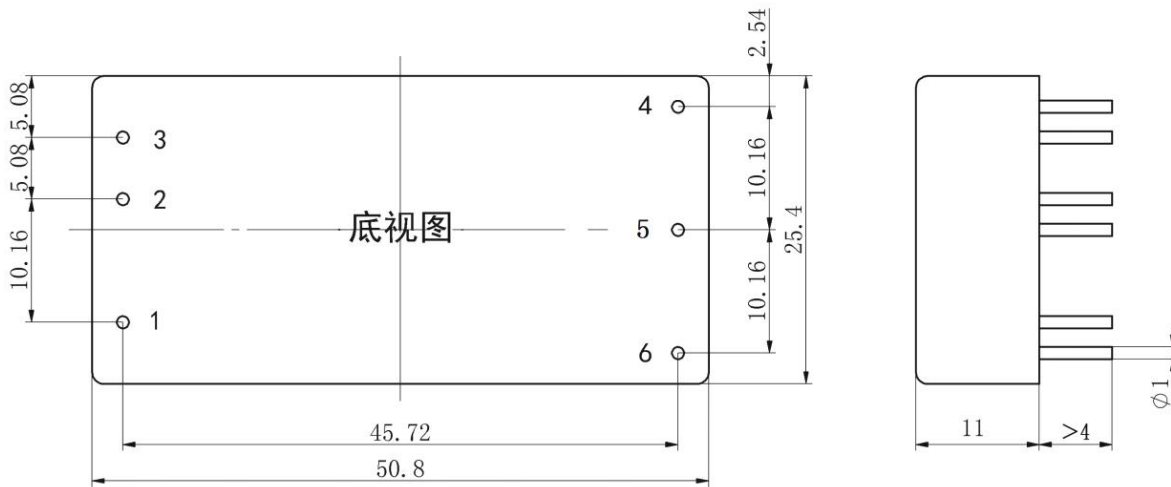
项目		最小值	典型值	最大值	单位	备注
工作温度	工业级 (I)	-25		+85	°C	壳体温度
	军级 (J)	-40		+100	°C	壳体温度
	军级 (M)	-55		+100	°C	壳体温度
存储温度	工业级 (I)	-40		+85	°C	
	军级 (J)	-55		+105	°C	
	军级 (M)	-55		+125	°C	
湿度		20		95	%R. H.	无结露, 模块工作
		20		95	%R. H.	无结露, 模块存储

### 3.6 物理特性

项目	最小值	典型值	最大值	单位	备注
产品尺寸	50.8*25.4*11/11.8			mm	长 x 宽 x 高, 参见外形尺寸图
产品重量		35	50	g	
冷却方式	风冷、传导散热				

## 四、外形尺寸和引脚定义

### 4.1 外形尺寸



备注:

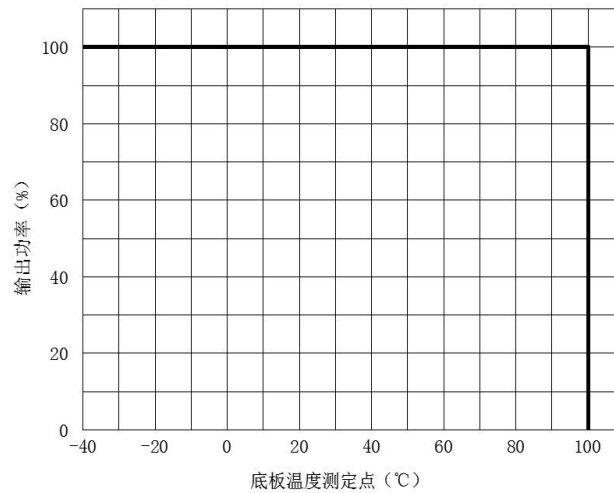
- 1、引脚直径均为 1.0mm;
- 2、未标注公差:  $x. x \pm 0.5\text{mm}$ ,  $x. xx \pm 0.25\text{mm}$ 。

### 4.2 引脚定义

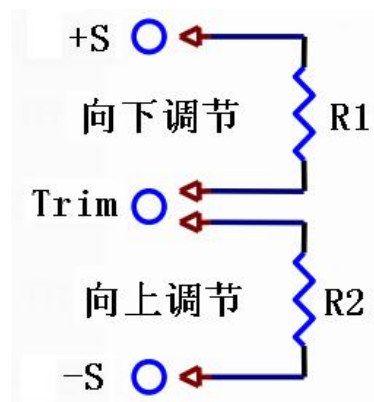
脚位	单路	双路	功能
1	REM	REM	遥控端
2	-Vin	-Vin	输入负端
3	+Vin	+Vin	输入正端
4	+Vo	+Vo	输出正端
5	-Vo	-Vo	输出负端
6	TRIM	COMMON	输出电压调节端/输出公共端

● 本手册内容仅供参考, 不作为产品使用时的判定依据, 以对应型号规格书为准

## 五、降额曲线



## 六、输出电压调节



R1、R2 为输出电压调节电阻，R1 向下调节输出电压，R2 向上调节输出电压，应用时可根据需求在调节范围内调整输出电压，计算公式如下：其中  $V_{o1}$  为额定输出电压， $V_{o2}$  为设置输出电压：

1、向下调节电阻计算参考：

$$R1 = \frac{RX}{B - A} - RW$$

$$A = \frac{V_{ref}}{V_{o1} - V_{ref}}$$

$$B = \frac{V_{ref}}{V_{o2} - V_{ref}}$$

模块输出	RX	RW	Vref
3.3V	4.829KΩ	15KΩ	1.24V
5V	2.894KΩ	10KΩ	2.5V
12V	11.000KΩ	17.4KΩ	2.5V
15	14.494KΩ	17.4KΩ	2.5V
24	24.872KΩ	20KΩ	2.5V

●本手册展示产品若未能满足您的需求，可接受定制

2、向上调节电阻计算参考：

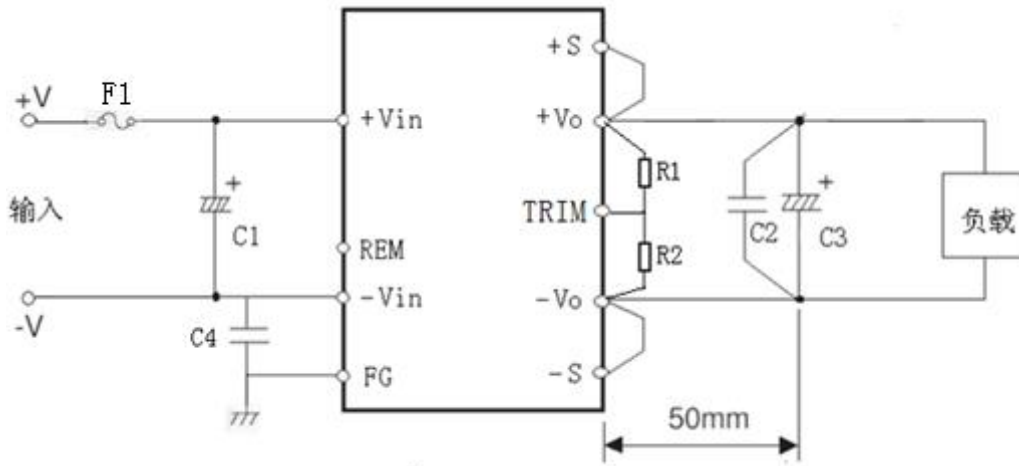
$$R2 = \frac{RX}{\frac{A}{B} - 1} - RW$$

$$A = \frac{Vref}{Vo1 - Verf}$$

$$B = \frac{Vref}{Vo2 - Verf}$$

模块输出	RX	RW	Vref
3.3V	2.87KΩ	15KΩ	1.24V
5V	2.87KΩ	10KΩ	2.5V
12V	2.87KΩ	17.4KΩ	2.5V
15V	2.87KΩ	17.4KΩ	2.5V
24V	2.87KΩ	20KΩ	2.5V

## 七、典型应用电路



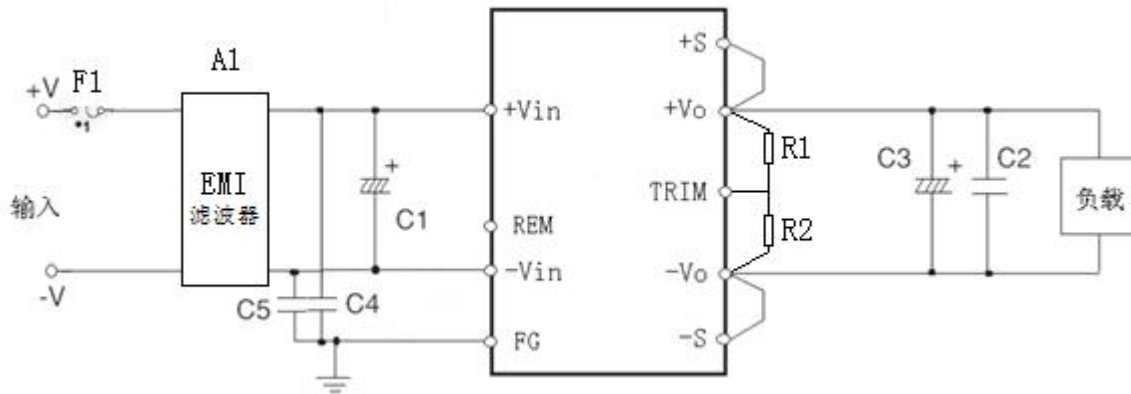
标号	名称	规格参数	备注
F1	保险丝	建议按输入最大电流值×2倍左右进行选择设计	模块运行最大输出负载, 低端输入时对应输入电流为最大电流值
C1	电解电容	DC50V, ≥100uF	9-36V 输入系列
		DC100V, ≥100uF	18-75V 输入系列
C2	陶瓷电容	10uF	根据输出电压充分考虑电容耐压
C3	电解电容	DC10V/100uF	输出 3.3V、5V 模块
		DC25V/100uF	输出 12V、15V 模块
		DC50V/100uF	输出 24V 模块
C4	薄膜电容	2200pF	根据安规要求合理选择电容耐压
C5	薄膜电容	2200pF	

说明：

- 1、输出滤波电容离模块输出端子距离不大于 50mm；
- 2、低温下输出电容 C3 数量不低于 2 只；
- 3、若应用环境对纹波/噪声要求较高时，建议输出端增加一级共模滤波电路，以增强输出滤波。

●本手册内容仅供参考，不作为产品使用时的判定依据，以对应型号规格书为准

## 八、典型应对 EMC 参考电路



推荐参数，如下表：

标号	名称	规格参数	备注
F1	保险丝	建议按输入最大电流值×2 倍左右进行选择设计	模块运行最大输出负载, 低端输入 时对应输入电流为最大电流值
A1	滤波器	建议按输入最大电流值 ×1.2 倍及以上进行设计	
C1	电解电容	DC50V, ≥100uF	9-36V 输入系列
		DC100V, ≥100uF	18-75V 输入系列
C2	陶瓷电容	1uF	根据输出电压充分考虑电容耐压
C3	电解电容	DC10V/220uF	输出 3.3V、5V 模块
		DC25V/220uF	输出 12V、15V 模块
		DC50V/220uF	输出 24V 模块
C4	薄膜电容	2200pF	根据安规要求合理选择电容耐压
C5	薄膜电容	2200pF	

说明：

- 1、输出滤波电容离模块输出端子距离不大于 50mm；
- 2、低温下输出电容 C3 数量不低于 2 只；
- 3、若应用环境对纹波/噪声要求较高时，建议输出设计一级共模滤波电路。